

## Multi-computer switcher

**Publication number:** TW578084B  
**Publication date:** 2004-03-01  
**Inventor:** LEE CHUN-LIANG (TW); WEI CHIH-CHENG (TW)  
**Applicant:** INVENTEC CORP (TW)  
**Classification:**  
- **International:** G06F3/00; G06F3/00; (IPC1-7): G06F3/00  
- **European:**  
**Application number:** TW20020137911 20021230  
**Priority number(s):** TW20020137911 20021230

**Report a data error here**

### Abstract of TW578084B

A multi-computer switcher, which uses one set of mouse and keyboard to control more than one set of computers and makes computer controlled by the mouse and keyboard display through a screen in connection with the multi-computer switcher, which comprises a first microprocessor and a second microprocessor used to transmit mouse data and keyboard data to a third microprocessor, allowing the third microprocessor to transmit mouse command and keyboard command to the presently controlled computer via the first microprocessor and the second microprocessor respectively, an image signal decoding circuit used to decode an image signal of the presently controlled computer and then display on a screen and a switching display used to output a switching signal to switch to channel for image output and transmit the switching signal to the third microprocessor so that the third microprocessor can transmit the mouse command and keyboard command to corresponding computer.

---

Data supplied from the *esp@cenet* database - Worldwide

# 公告本

|                |           |
|----------------|-----------|
| 申請日期： 91.12.30 | IPC分類     |
| 申請案號： C1137911 | G06F 3/00 |

(以上各欄由本局填註)

## 發明專利說明書

578084

|                    |                      |  |
|--------------------|----------------------|--|
| 一、<br>發明名稱         | 中文                   | 多電腦切換器                                 |
|                    | 英文                   |  |
| 二、<br>發明人<br>(共2人) | 姓名<br>(中文)           | 1. 李俊良<br>2. 魏志成                       |
|                    | 姓名<br>(英文)           | 1. Chun-Liang LEE<br>2. Chih-Cheng WEI |
|                    | 國籍<br>(中英文)          | 1. 中華民國 TW 2. 中華民國 TW                  |
|                    | 住居所<br>(中文)          | 1. 台北市士林區後港街66號<br>2. 台北市士林區後港街66號     |
|                    | 住居所<br>(英文)          | 1.<br>2.                               |
| 三、<br>申請人<br>(共1人) | 名稱或姓名<br>(中文)        | 1. 英業達股份有限公司                           |
|                    | 名稱或姓名<br>(英文)        | 1. INVENTEC CORPORATION                |
|                    | 國籍<br>(中英文)          | 1. 中華民國 TW                             |
|                    | 住居所<br>(營業所)<br>(中文) | 1. 台北市士林區後港街66號 (本地址與前向貴局申請者相同)        |
|                    | 住居所<br>(營業所)<br>(英文) | 1.                                     |
|                    | 代表人<br>(中文)          | 1. 葉國一                                 |
|                    | 代表人<br>(英文)          | 1.                                     |



## 四、中文發明摘要 (發明名稱：多電腦切換器)

一種多電腦切換器，使得一台以上之電腦可由一組滑鼠與鍵盤控制，並將目前該滑鼠與該鍵盤所控制之電腦透過一與該多電腦切換器連接之螢幕顯示，包括有一第一微處理器以及一第二微處理器，用以將滑鼠資料與鍵盤資料傳遞至一第三微處理器，並由第三微處理器將滑鼠命令與鍵盤命令分別經由該第一微處理器與該第二微處理器傳送至今前所控制之電腦；以及一影像訊號解碼電路，用以將目前所控制之電腦之一影像訊號經由該影像解碼電路解碼後於一螢幕顯示。此外更包括有一切換顯示器，用以輸出一切換訊號以切換影像輸出之通道，並將該切換訊號傳送至該第三微處理器，使得該第三微處理器可將該滑鼠命令與鍵盤命令傳送至相對應之電腦。

五、(一)、本案代表圖為：第 \_\_\_\_ 2 \_\_\_\_ 圖

(二)、本案代表圖之元件代表符號簡單說明：

101 第一匯流排切換器      102 第二匯流排切換器

## 六、英文發明摘要 (發明名稱：)



## 四、中文發明摘要 (發明名稱：)

|     |         |     |          |
|-----|---------|-----|----------|
| 103 | 影像切換器   | 111 | 第一連接埠    |
| 112 | 第二連接埠   | 113 | 第三連接埠    |
| 121 | 第一微處理器  | 122 | 第二微處理器   |
| 123 | 第三微處理器  | 140 | 影像訊號解碼電路 |
| 141 | 解碼器     | 142 | 解多工器     |
| 143 | 切換顯示器   | 144 | 解碼電路     |
| 145 | 保護電路    | 146 | 狀態讀入器    |
| 147 | 擴充介面    | 151 | PS/2匯流排  |
| 152 | PS/2匯流排 | 153 | I2C匯流排   |

## 六、英文發明摘要 (發明名稱：)



## 一、本案已向

國家(地區)申請專利

申請日期

案號

主張專利法第二十四條第一項優先權

無

二、☐主張專利法第二十五條之一第一項優先權：

申請案號：

無

日期：

三、主張本案係符合專利法第二十條第一項☐第一款但書或☐第二款但書規定之期間

日期：

四、☐有關微生物已寄存於國外：

寄存國家：

寄存機構：

寄存日期：

寄存號碼：

無

☐有關微生物已寄存於國內(本局所指定之寄存機構)：

寄存機構：

寄存日期：

寄存號碼：

無

☐熟習該項技術者易於獲得, 不須寄存。

## 五、發明說明 (1)

## 【發明所屬之技術領域】

本發明係關於一種切換器，特別是一種以一組鍵盤、滑鼠及螢幕操控所有電腦之多電腦切換器。

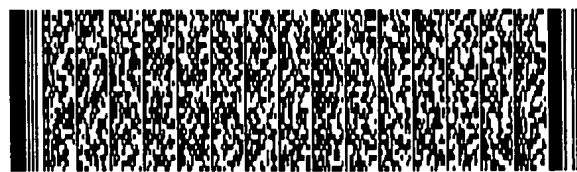
## 【先前技術】

所謂的多電腦切換器，又稱做 KVM 切換器，K 指的是鍵盤 ( keyboard )，V 指的是影像 ( video )，M 指的是滑鼠 ( mouse )，是一種可管理多台電腦的有效工具，只要一組鍵盤、滑鼠及螢幕，即可輕易操控所有電腦。

在早期生產電腦主機者，必須測試至少 48 小時，為了測試須大量的螢幕與鍵盤，於是一種簡單型電腦切換器就產生了，可以在生產測試時省去多餘的螢幕、鍵盤，由於其作業系統大部份為 DOS 環境，再加上當時的網路尚未普遍，所以並不講究太多的功能。

目前的多電腦切換器通常應用於一或多位管理員管理多台電腦的環境，或是一位使用者必須操作兩台或多台電腦的環境，包括網路操作中心、資料中心、伺服器機房、軟體開發、測試實驗室、服務中心、部門區域網路及桌面上同時安裝多台電腦。

多電腦切換器的具有非常多的優點，例如利用空間及整齊地重整桌面上或機架上兩台、三台或更多電腦的設備。亦可以節省伺服器機房及資料中心中不常使用的鍵盤、螢幕及滑鼠等設備成本，更可以中央控制管理多台電腦，而不需麻煩的由一台使用者工作站換到另一台使用者工作站。



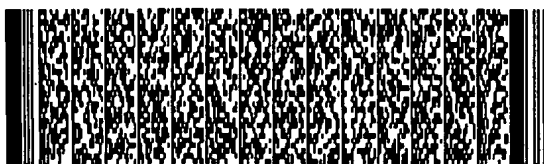
## 五、發明說明 (2)

因此，一種多電腦切換器，以一組滑鼠、鍵盤及螢幕，即可操作所有的電腦，不論對於生產廠商、或是伺服器管理中心而言，實為一種相當必要的設備。

## 【發明內容】

鑒於以上的問題，本發明的主要目的在於提供一種多電腦切換器，藉以達到控制多部電腦的目的。

因此，為達上述目的，本發明所揭露之多電腦切換器，使得一台以上之電腦可由一組滑鼠與鍵盤控制，並將目前該滑鼠與該鍵盤所控制之電腦透過一與該多電腦切換器連接之螢幕顯示，包括有一第一微處理器，經由一 PS/2 匯流排連接至一匯流排切換器，該匯流排切換器係連接至一個以上之 PS/2 連接埠；一第二微處理器，經由一 PS/2 匯流排連接至一匯流排切換器，該匯流排切換器係連接至一個以上之 PS/2 連接埠；一第三微處理器，經由一 I2C 匯流排連接至該第一微處理器與該第二微處理器，以及經由一 PS/2 匯流排連接至一第一連接埠與一第二連接埠，用以處理滑鼠訊號與鍵盤訊號，並將滑鼠命令與鍵盤命令分別經由該第一微處理器與該第二微處理器傳送至目前所控制之電腦；以及一影像訊號解碼電路，係連接至一影像切換器，該影像切換器係連接至一個以上之影像連接埠，用以將目前所控制之電腦之一影像訊號經由該影像解碼電路解碼後，再經由一與該影像解碼電路連接之一第三連接埠連接之該螢幕顯示。此外更包括有一切換顯示器，係透過一解碼電路連接至該影像訊號解碼電路，用以輸出一切換訊



## 五、發明說明 (3)

號以切換影像輸出之通道，並將該切換訊號傳送至該第三微處理器，使得該第三微處理器可將該滑鼠命令與鍵盤命令傳送至相對應之電腦。

有關本發明的特徵與實作，茲配合圖示作最佳實施例詳細說明如下。

## 【實施方式】

首先，請參考『第1圖』，為應用本發明之系統架構圖。如圖所示，本發明所揭露之多電腦切換器100，可連接至少一台以上之電腦200。電腦200並未連接有螢幕、滑鼠等週邊設備以及螢幕等顯示設備，而透過多電腦切換器100，使得鍵盤300、滑鼠400可以操控多台電腦，並透過多電腦切換器100，將目前所操控的電腦顯示於螢幕500上。

此處指的電腦200並非僅連接至一台電腦，而是代表連接至多台電腦，僅以一台電腦代表係為便於說明，以下說明中所指電腦，若未特別說明，同樣為代表多台電腦。多電腦切換器100中的內部組成請參考『第2圖』。包括有第一匯流排切換器101以及一第二匯流排切換器102，其中第一匯流排切換器101係用以連接至電腦200的鍵盤連接埠，例如PS/2連接埠或AT連接埠，可以使用多個具有個連接埠的切換器串接而成，例如四對一解多工器，即可達成操控多台電腦的目的。而第二匯流排切換器102，係用以連接至電腦200的滑鼠連接埠，例如，PS/2連接埠，同樣可以使用多個具有個連接埠的切換器串接而成，例如四對一





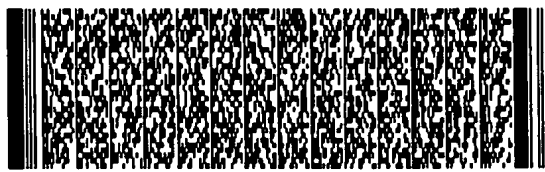
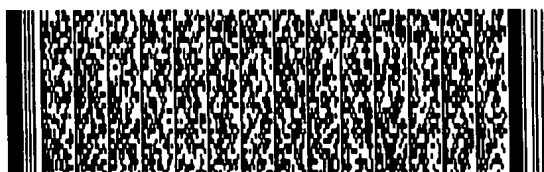
## 五、發明說明 (4)

解多工器。

另外尚有與周邊控制設備相連接之連接埠，包括有第一連接埠 111 係連接至一鍵盤，第二連接埠 112 係連接至一滑鼠。第一連接埠 111 並不一定要連接鍵盤，亦可連接滑鼠，僅於連接時，第一匯流排切換器所連接的連接埠必須與能與第一連接埠連接的周邊能溝通訊號即可。以下說明，將以第一代表連接鍵盤，第二代表連接滑鼠。

第一匯流排切換器 101 係與一第一微處理器 121 透過 PS2 匯流排 151 相接，同樣地，第二匯流排切換器 102 係與一第二微處理器 122 透過 PS2 匯流排 152 相接，第一微處理器 121 係用接收電腦 200 所輸出的鍵盤訊號，並輸出至第三微處理器 123；第二微處理器 122 係用接收電腦 200 所輸出的滑鼠訊號，並輸出至第三微處理器 123。第三微處理器 123 係用以處理電腦 200 之滑鼠訊號、鍵盤訊號，以及鍵盤命令以及滑鼠命令。第一微處理器 121、第二微處理器 122 以及第三微處理器 123 間係以 I2C 匯流排作為訊號傳遞之介面，I2C 匯流排係為一種與周邊輸出入零組件間之溝通介面。此處運用三個微處理器主要的考量係減輕第三微處理器 123 的運算量，使得監控電腦 200 之訊號可以更完整，而不會有訊號遺失之狀況發生。

第一微處理器 121、第二微處理器 122 與第三微處理器 123 係採用一種優先中斷控制微處理器 ( Priority Interrupt Controller ( PIC) Micro Processor ) )。而連接至電腦 200 影像輸出入埠的係為一影像切換器 103，

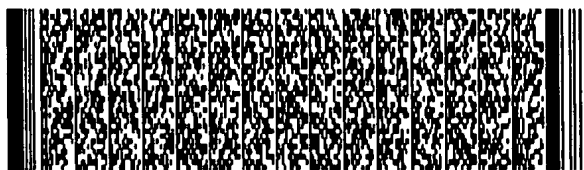
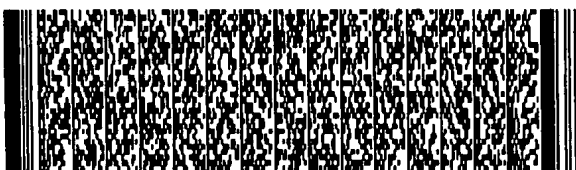


## 五、發明說明 (5)

係透過影像匯流排 (VGA Bus) 連接。第一匯流排切換器 101 與第二匯流排切換器 102 皆為雙向數位式之切換器，影像切換器 103 為單向類比式之切換器。影像切換器 103 僅用以輸出影像訊號至螢幕顯示，因此採用單向之切換器即可。透過第三連接埠 113 連接到一螢幕，而將目前所操控之電腦的訊息顯示出來。影像切換器 103 與第三連接埠 113 間連接有一解碼器 141 與一解多工器 142 所組成之影像訊號解碼電路 140，解碼器 141 係為一具有解碼功能之積體電路晶片 (IC)，解多工器 142 係為二對一之解多工器，用以將影像切換器 103 所輸出之影像訊號解碼後顯示於與第三連接埠連接 113 之螢幕上。

除了上述元件外，更包括有一切換顯示器 143，係用以切換所要控制之電腦，並可以 LED 顯示燈顯示目前所切換之電腦，透過一解碼電路 144 連接至解碼器 141，係用以將所選擇的輸出通道解碼以供切換顯示器 143 顯示。切換顯示器 143 僅選擇影像應輸出之通道，並未對第一匯流排 101 與第二匯流排 102 作切換之操作。第三微處理器 123 係根據切換顯示器 143 所輸出之切換訊號，將滑鼠命令與鍵盤命令傳送至相對應之電腦。第三微處理器 123 與切換顯示器 143 間更包括有一保護電路 145，係為一史密特 (Schmitt) 電路，用以防止於切換時，所產生的不穩定信號而影響第三微處理器 123 的運作。

另有一狀態讀入器 146，係為一平行輸入串列輸出 (parallel in / serial out) 之積體電路晶片，係用以



## 五、發明說明 (6)

將電源的狀態讀入第三微處理器 123 中。而連接至解多工器 142 與第三微處理器 123 的擴充介面 147 用以與另一組多電腦切換器以堆疊方式相接，以控制更多台的電腦。第三微處理器 132 更連接有一邏輯閘 149，邏輯閘 149 係為一具有致能腳位的邏輯閘，用以偵測使用者是否有在使用滑鼠或鍵盤，亦即用以接收是否有滑鼠命令或鍵盤命令。

以下以流程圖說明第一微處理器、第二微處理器、以及第三微處理器內部運作的過程。第一微處理器與第二微處理器主要用以監控是否有資料要傳遞給第三微處理器，第三微處理器為多電腦切換器的核心，用以處理來自電腦 200 的滑鼠資料與鍵盤資料，並將滑鼠命令與鍵盤命令傳送給電腦 200。

首先說明第三微處理器的主流程。請參考『第 3 圖』，為第三微處理器的主流程圖。第三微處理器主要用以透過第一連接埠第二連接埠連接滑鼠、鍵盤並處理滑鼠命令與鍵盤命令。當開機後，第三微處理器將偵測鍵盤與滑鼠（步驟 610），並建立初始顯示之初始化資料（步驟 611），亦即自切換單元獲取目前所設定之顯示通道（display channel）。接著持續監控 I2C 匯流排是否有資料（步驟 612，如果有的話，則執行 I2C 中斷程序（步驟 613）。這裡指的 I2C 中斷係指中斷係由 I2C 引擎所觸發之中斷。

第三微處理器係為一種內建有可支援 I2C 匯流排之微處理器，當 I2C 匯流排有資料要輸入至第三微處理器時，



## 五、發明說明 (7)

內建的 I2C引擎將自動中斷目前所執行的程序。當 I2C匯流排有資料的時候，第三微處理器將接收並處理來自第一微處理器與第二微處理器的滑鼠資料以及鍵盤資料。

第三微處理器除了執行上述的流程外，尚包括三個中斷程序。首先請參考『第 4圖』，為第三微處理器之 PS/2 中斷流程圖，當有滑鼠命令或鍵盤命令要傳送到電腦 200 時，第三微處理器會執行一 PS/2 中斷程序（步驟 620），以中斷目前第三微處理器所執行的程式。接著，第三微處理器將滑鼠命令或鍵盤命令傳送至 I2C匯流排後（步驟 621），程式將回到中斷起始點（步驟 622）。

第三微處理器的另一個中斷程序為切換中斷，切換中斷指的是中斷係由切換通道所觸發之中斷。當切換顯示器切換顯示通道時，表示目前所將變換目前所操控的電腦，此切換訊號係由切換顯示器所發出而觸發第三微處理器。請參考『第 5圖』，為第三微處理器之切換中斷之流程圖，當使用者以切換單元切換所操控的電腦的時候，第三微處理器將接收一切換中斷訊號，即執行切換中斷程序（步驟 630），將影像傳輸通道切換到切換單元所設定的之影像傳輸通道（步驟 631）之後，再重新回到程式的中斷點（步驟 632）。此時，第三微處理器將根據切換訊號，將滑鼠命令與鍵盤命令經由第一匯流排切換器與第二匯流排切換器傳送至相對應的電腦。

最後一個中斷程序為內部計時中斷，內部計時中斷係由第三微處理器內部之計時器所觸發，係用以更新目前的



## 五、發明說明 (8)

電源狀態表，使得第一匯流排切換器與第二匯流排切換器可以根據更新後的電源狀態表監控電腦，而不用將每一的匯流排切換器中的每一個連接埠都監控，以降低整體之效能。

請參考『第 6 圖』為第三微處理器之內部計時中斷之流程圖，當內部計時器觸發內部計時中斷（步驟 640）時，第三微處理器將從狀態讀入器所輸出之序列資料讀入目前的電源狀態，並更新第三微處理器中的電源狀態表（步驟 641），並改變顯示通道與切換顯示器上的顯示燈，最後再回到程式中斷點（步驟 642）。

接著說明第一微處理器與第二微處理器之運作流程，第一微處理器與第二微處理器的運作方式相同，因此，以下說明將同時適用於第一微處理器與第二微處理器。

請參考『第 7 圖』，為第一微處理器與第二微處理器的主流程圖，第一微處理器與第二微處理器係用以不斷的監控電腦 200 中是否有滑鼠資料與鍵盤資料，當多電腦切換器開機時，內部的匯流排切換器會進行初始化的程序（步驟 710），以便同時監控所有已連接的至多電腦切換器的滑鼠與鍵盤是否有資料要進行傳輸。初始化之後，便由第一微處理器與第二微處理器持續的進行監控，亦即不斷的進行監控是 PS/2 否有資料要傳輸（步驟 711），當有資料要傳輸時，則將資料由 PS/2 匯流排傳送至第一微處理器與第二微處理器，再送出至 I2C 匯流排（步驟 712），由第三微處理器接收。最後程式再回到步驟 711。



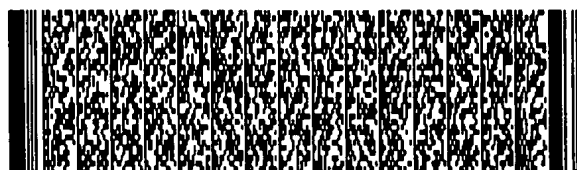
## 五、發明說明 (9)

第一微處理器與第二微處理器中有一中斷程序，係為 I2C 中斷，指的是當第三微處理器有滑鼠命令與鍵盤命令要傳送至電腦 200 時，I2C 的引擎會進行一內部中斷 (internal interrupt) 程序 (步驟)，亦即這個中斷程序在第三微處理器要傳送命令時會進行，使得第一微處理器與第二微處理器可以接收滑鼠命令與鍵盤命令，並傳送至 PS/2 匯流排以對電腦 300 進行控制。

請參考『第 8 圖』，為第一微處理器與第二微處理器之 I2C 中斷流程圖。當第三微處理器要傳送命令時第一微處理器與第二微處理器內部會執行 I2C 中斷 (步驟 720)，第一微處理器與第二微處理器會自 I2C 匯流排接收滑鼠命令或鍵盤命令 (步驟 721)，並將命令經由匯流排切換器傳送至 PS/2 匯流排再進入電腦中。傳送完畢後，第一微處理器內部的監控程式將回到中斷點 (步驟步驟 722)，再繼續進行監控電腦的是否資料傳輸。

本發明所揭露的多電腦切換器，採電子式設計，非一般市場所建傳統機械式產品，因此在切換過程中不會電腦當機或鍵盤/滑鼠無法工作的狀況，同時安裝容易，隨插即用，不須加裝任何介面卡或安裝任何程式。在電腦開機狀態中，臨時安裝亦不會造成電腦當機，非常適用於電腦機房，無須將伺服器主機關機，照樣可以放心安心操作。此外，更具有下列優點：

1. 架構上容易擴充。
2. 具模組化，軟體容易開發。



## 五、發明說明 (10)

3. 透過 I2C 匯流排，可以達成切換器的堆疊以操控更多的電腦。
4. 更換微處理器以及匯流排的型態 (Bus Type) 即可輕易使堆疊數增加。
5. 連接之電腦可隨時開關機，不影響其他電腦之操作。
6. 可隨電腦任意時間開機自動連接其鍵盤、滑鼠功能。
7. 具電腦開關機發光二極體 (LED) 顯示及選擇開關，方便變換操作之電腦。

雖然本發明以前述之較佳實施例揭露如上，然其並非用以限定本發明，任何熟習相像技藝者，在不脫離本發明之精神和範圍內，當可作些許之更動與潤飾，因此本發明之專利保護範圍須視本說明書所附之申請專利範圍所界定者為準。



## 圖式簡單說明

第1圖，係為應用本發明之多電腦切換器之系統架構圖；

第2圖，係為本發明之多電腦切換器之電路方塊圖；

第3圖，係為本發明之多電腦切換器之第三微處理器的主流程圖；

第4圖，係為本發明之多電腦切換器之第三微處理器之PS/2中斷流程圖；

第5圖，係為本發明之多電腦切換器之第三微處理器之切換中斷之流程圖；

第6圖，係為本發明之多電腦切換器之第三微處理器之內部計時中斷之流程圖；

第7圖，係為本發明之多電腦切換器之第一微處理器與第二微處理器的主流程圖；以及

第8圖，係為本發明之多電腦切換器之第一微處理器與第二微處理器之I2C中斷流程圖。

## 【圖示符號說明】

|     |          |
|-----|----------|
| 100 | 多電腦切換器   |
| 200 | 電腦       |
| 300 | 鍵盤       |
| 400 | 滑鼠       |
| 500 | 螢幕       |
| 101 | 第一匯流排切換器 |
| 102 | 第二匯流排切換器 |
| 103 | 影像切換器    |
| 111 | 第一連接埠    |





## 圖式簡單說明

- 112      第二連接埠
- 113      第三連接埠
- 121      第一微處理器
- 122      第二微處理器
- 123      第三微處理器
- 140      影像訊號解碼電路
- 141      解碼器
- 142      解多工器
- 143      切換顯示器
- 144      解碼電路
- 145      保護電路
- 146      狀態讀入器
- 147      擴充介面
- 149      邏輯閘
- 151      PS/2 匯流排
- 152      PS/2 匯流排
- 153      I2C 匯流排
- 步驟610      接收滑鼠與鍵盤資料
- 步驟611      建立顯示之初始化資料
- 步驟612      I2C 匯流排是否有資料
- 步驟613      接收資料
- 步驟620      PS/2 中斷
- 步驟621      將資料傳送到I2C 匯流排
- 步驟622      回到程式中斷點



## 圖式簡單說明

|       |                          |
|-------|--------------------------|
| 步驟630 | 切 換 中 斷                  |
| 步驟631 | 變 換 影 像 傳 輸 通 道          |
| 步驟632 | 回 到 程 式 中 斷 點            |
| 步驟640 | 內 部 計 時 中 斷              |
| 步驟641 | 更 新 電 源 狀 態 表            |
| 步驟642 | 回 到 程 式 中 斷 點            |
| 步驟710 | 初 始 化 匯 流 排 切 換 器        |
| 步驟711 | PS/2 匯 流 排 是 否 有 資 料 傳 送 |
| 步驟712 | 接 收 資 料                  |
| 步驟720 | I2C 中 斷                  |
| 步驟721 | 接 收 資 料 並 傳 送 至 匯 流 排    |
| 步驟722 | 回 到 程 式 中 斷 點            |



## 六、申請專利範圍

1. 一種多電腦切換器，使得一台以上之電腦可由一組滑鼠與鍵盤控制，並將目前該滑鼠與該鍵盤所控制之電腦透過一與該多電腦切換器連接之螢幕顯示，包括有：

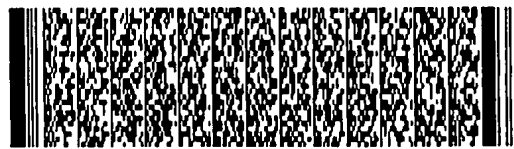
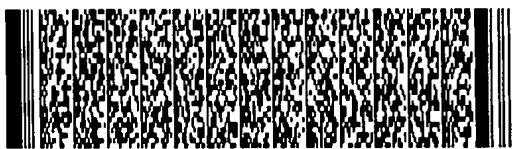
一第一微處理器，經由一PS/2匯流排連接至一匯流排切換器，該匯流排切換器係連接至一個以上之PS/2連接埠；

一第二微處理器，經由一PS/2匯流排連接至一匯流排切換器，該匯流排切換器係連接至一個以上之PS/2連接埠；

一第三微處理器，經由一I2C匯流排連接至該第一微處理器與該第二微處理器，以及經由一PS/2匯流排連接至一第一連接埠與一第二連接埠，用以處理滑鼠訊號與鍵盤訊號，並將滑鼠命令與鍵盤命令分別經由該第一微處理器與該第二微處理器傳送至目前所控制之電腦；以及

一影像訊號解碼電路，係連接至一影像切換器，該影像切換器係連接至一個以上之影像連接埠，用以將目前所控制之電腦之一影像訊號經由該影像解碼電路解碼後，再經由一與該影像解碼電路連接之一第三連接埠連接之該螢幕顯示。

2. 如申請專利範圍第1項所述之多電腦切換器，更包括有一切換顯示器，係透過一解碼電路連接至該影像訊號解碼電路，用以輸出一切換訊號以切換影像輸出之通



## 六、申請專利範圍

道，並將該切換訊號傳送至該第三微處理器，使得該第三微處理器可將該滑鼠命令與鍵盤命令傳送至相對應之電腦。

3. 如申請專利範圍第2項所述之多電腦切換器，其中該切換顯示器與該第三微處理器間更連接有一保護電路，用以避免切換影像輸出通道所產生之不穩定訊號。
4. 如申請專利範圍第1項所述之多電腦切換器，其中該第一微處理器係為一優先中斷微處理器 (PIC Microprocessor)。
5. 如申請專利範圍第1項所述之多電腦切換器，其中該第二微處理器係為一優先中斷微處理器 (PIC Microprocessor)。
6. 如申請專利範圍第1項所述之多電腦切換器，其中該第三微處理器係為一優先中斷微處理器 (PIC Microprocessor)。
7. 如申請專利範圍第1項所述之多電腦切換器，其中該第一匯流排切換器係為一雙向傳遞數位訊號之切換器。
8. 如申請專利範圍第7項所述之多電腦切換器，其中該第一匯流排切換器係由一個以上多對一解多工器串接而成。
9. 如申請專利範圍第1項所述之多電腦切換器，其中該第二匯流排切換器係為一雙向傳遞數位訊號之切換器。
10. 如申請專利範圍第9項所述之多電腦切換器，其中該第二匯流排切換器係由一個以上多對一解多工器串接



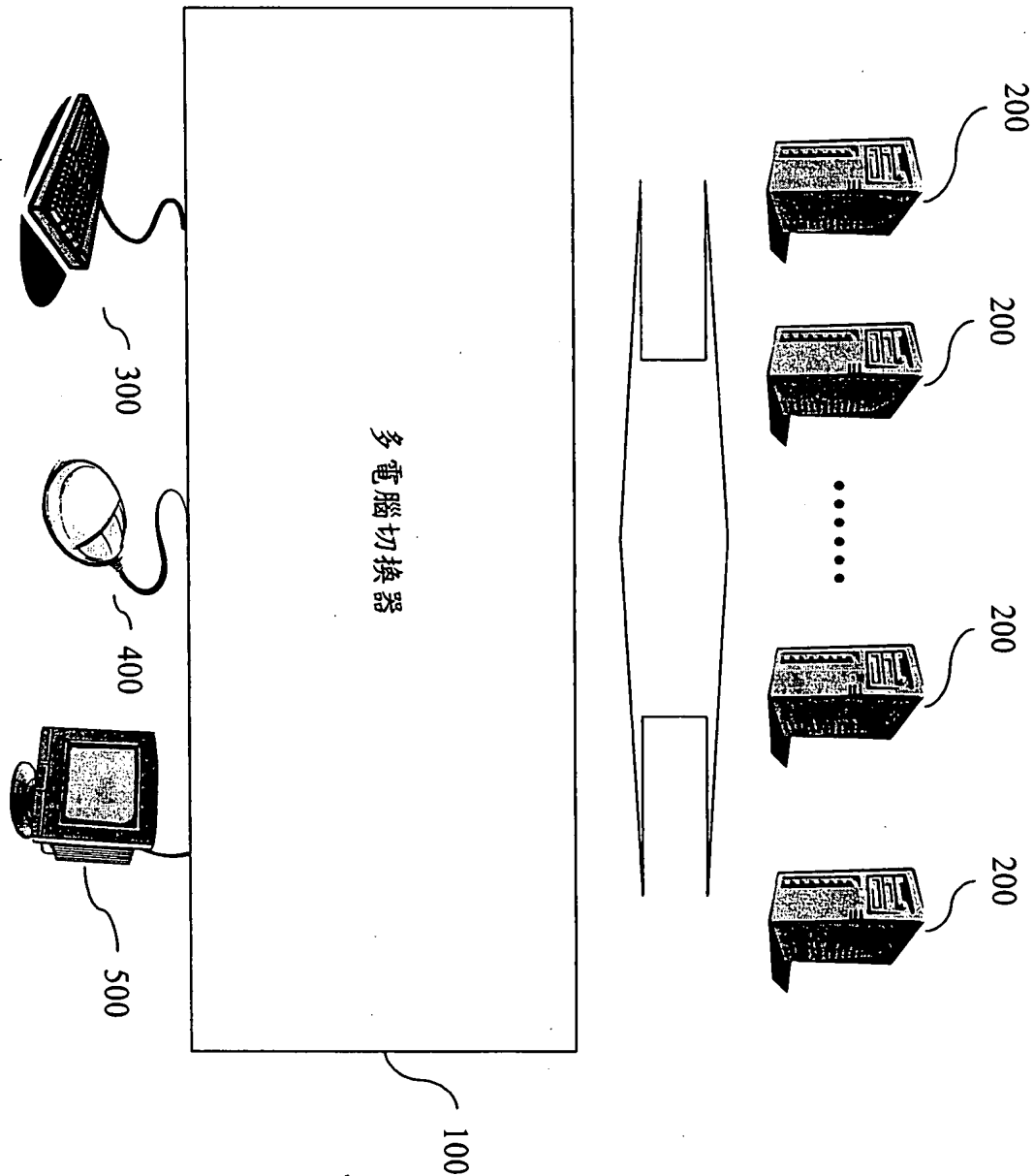
## 六、申請專利範圍

而成。

11. 如申請專利範圍第1項所述之多電腦切換器，其中該影像解碼電路更包括有一解碼器與解多工器。
12. 如申請專利範圍第1項所述之多電腦切換器，更包括有一狀態讀入器，用以讀取該一台以上之電腦之電源狀態並輸出至該第三微處理器。
13. 如申請專利範圍第11項所述之多電腦切換器，其中該狀態讀入器係為一平行輸入序列輸出之積體電路晶片。
14. 如申請專利範圍第11項所述之多電腦切換器，其中該狀態讀入器係連接至該至少一個以上之PS/2連接埠。
15. 如申請專利範圍第1項所述之多電腦切換器，更包括有一擴充介面，係連接至該解多工器與該三微處理器，用以將該多電腦切換器與另一多電腦切換器堆疊連接。

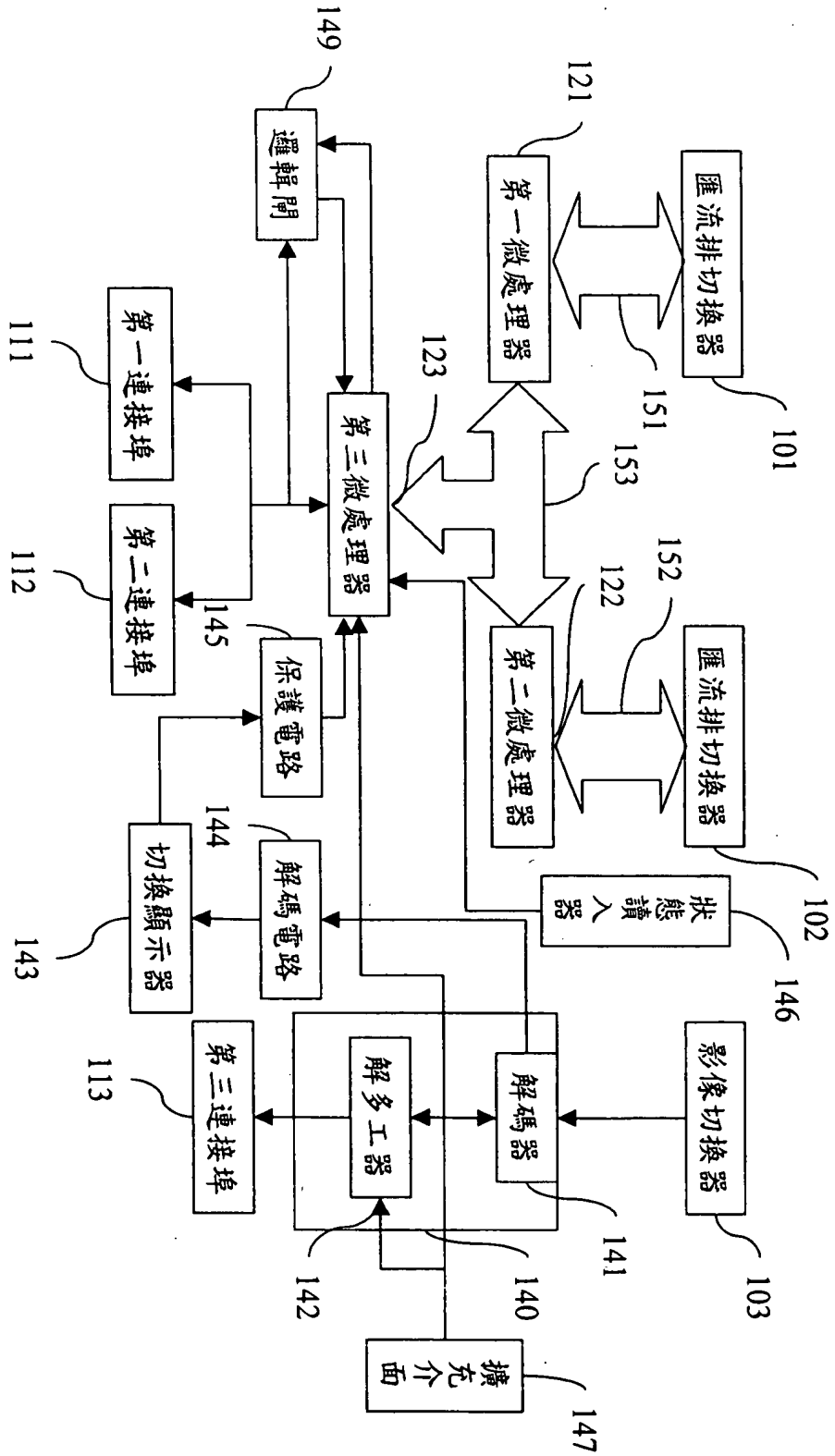


圖式



第1圖

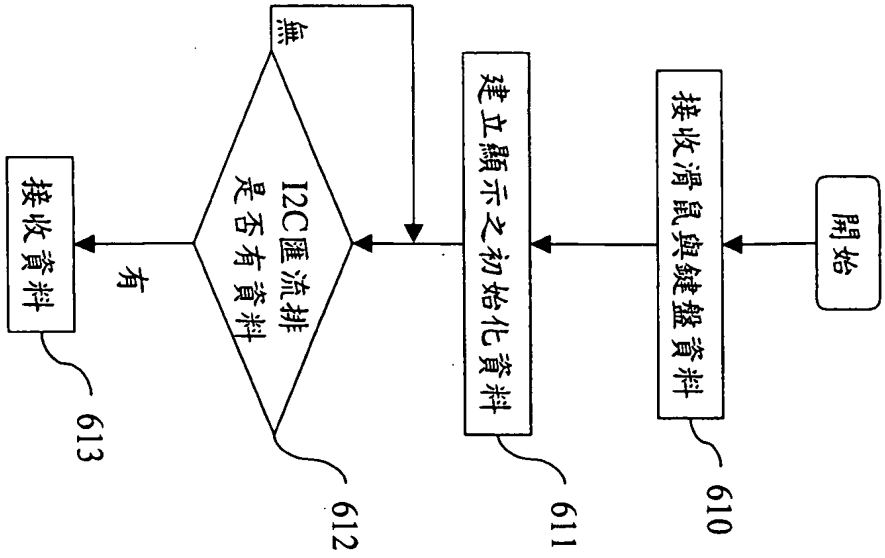
圖式



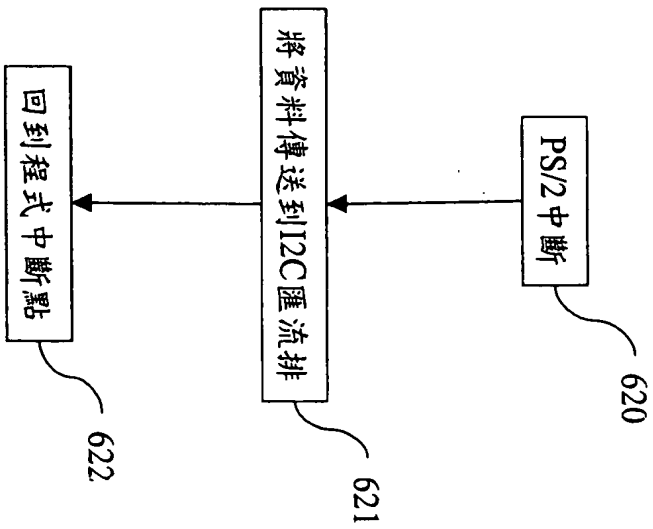
第2圖

圖式

第3圖



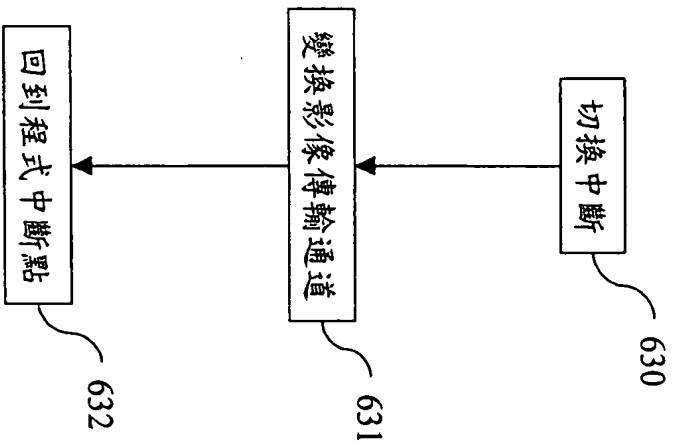
第4圖



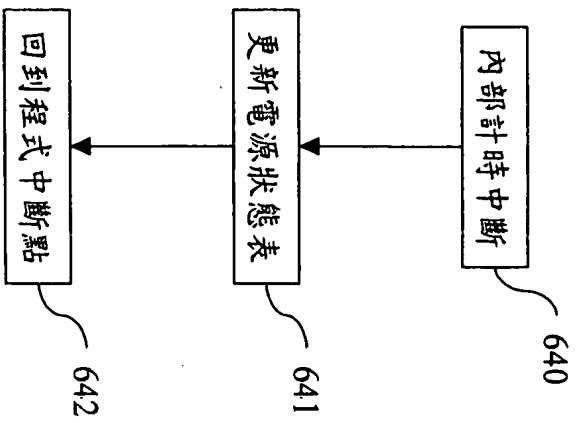


圖式

第5圖

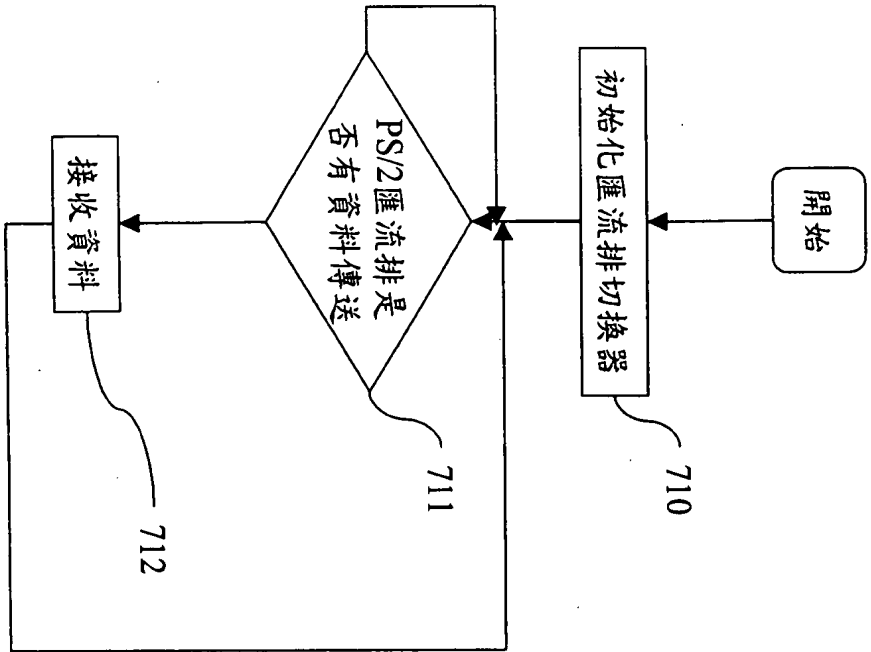


第6圖



圖式

第7圖



第8圖

